

科目番号：R-102

科目名		時間数(90分)			
コンピュータシステムⅡ		講義	演習	実習	合計
		15			15
科目概要	情報処理技術者に必要なコンピュータの構成要素について、講義と豊富な練習問題を通して情報処理の基礎理論を習得する。				
学習到達目標	コンピュータ内の構成要素や動作原理を理解して、最適な構成要素を選択するための基礎知識を理解できるようになる。				
講義計画	回	内容			
	1	プロセッサの構造と方式			
2	プロセッサの動作 (CPUの基本動作)				
3	命令の種類と形式				
4					
5	離散数学 (集合、論理演算)				
6					
7	プロセッサの動作原理				
8	割り込み制御				
9					
10	プロセッサの性能評価				
11	プロセッサの技術				
12	プロセッサの種類				
13	入出力装置、入出力インターフェース				
14	プログラム言語とその他の言語				
15	科目試験				
16					
使用教材	書籍名		出版社		
	主教材	コンピュータシステムの基礎 第6版	S C C		
実習環境					
目標資格	資格名		実施団体		
	ITパスポート試験		IPA 独立法人情報処理推進機構		
基本情報技術者試験		IPA 独立法人情報処理推進機構			
成績評価方法	・科目試験 (100%)		<評価基準> 100～90点：秀 89～80点：優 79～70点：良 69～60点：可 59点以下：不可		